

 Agrupamento de Escolas n.º 2 de Loures	<b>Curso Profissional de Nível Secundário</b> <b>Técnico de Gestão de Equipamentos Informáticos</b>
	<b>PLANIFICAÇÃO DA DISCIPLINA DE S.D.A.C.</b>
PLANIFICAÇÃO ANUAL - MÓDULOS 1, 2, 3 e 4	
Ano Lectivo 2016 - 2017	
FORMADOR	João Paulo Simões Nunes
Módulo 1 – Sistemas de Numeração – 18 horas = 12 blocos – n.º de aulas =24	
Início: 2016-09-19; Terminus: 2016-10-31	
<b>Objectivos</b>	
<ul style="list-style-type: none"> <li>• Conhecer a estrutura de um Sistema de Numeração e os principais Sistemas de Numeração</li> <li>• Efectuar a conversão de números entre os vários sistemas de numeração.</li> <li>• Efectuar operações aritméticas (adição e subtracção) em qualquer base de numeração.</li> <li>• Representar números relativos (positivos e negativos) em código de complementos.</li> </ul>	

Módulo 2 – Álgebra e Lógica Booleana – 30 horas = 20 blocos – n.º de aulas =40	
Início: 2016-11-02; Terminus: 2017-01-23	
<b>Objectivos</b>	
<ul style="list-style-type: none"> <li>• Conhecer as principais operações lógicas, as respectivas propriedades e os teoremas da Álgebra de Boole.</li> <li>• Representar através de uma tabela de verdade um problema enunciado em linguagem natural.</li> <li>• Efectuar a simplificação de funções booleanas, usando métodos algébricos e/ou mapas de Karnaugh.</li> </ul>	

Módulo 3 – Circuitos Combinatórios – 18 horas = 12 blocos – n.º de aulas =24
Início: 2017-01-25; Terminus: 2017-03-13
<b>Objectivos</b>
<ul style="list-style-type: none"><li>• Implementar circuitos combinatórios com múltiplas saídas, dependentes das variáveis de entrada, minimizando o número de circuitos integrados com portas lógicas básicas: (not, or, and, nand, nor, xor).</li><li>• Adquirir noções de modularidade no projecto de circuitos combinatórios.</li><li>• Conhecer a funcionalidade dos principais circuitos integrados MSI, existentes no mercado: (multiplexers, decoders, encoders, comparador).</li><li>• Utilizar circuitos MSI combinatórios em pequenos projectos.</li></ul>

Módulo 4 – Circuitos Sequências – 18 horas = 12 blocos – n.º de aulas =24
Início: 2017-03-15; Terminus: 2017-05-10
<b>Objectivos</b>
<ul style="list-style-type: none"><li>• Adquirir a noção de circuito sequencial.</li><li>• Adquirir a noção de célula de memória ou <i>flip-flop</i>.</li><li>• Conhecer os vários tipos de <i>flip-flops</i>.</li><li>• Adquirir a noção de diagrama temporal.</li><li>• Adquirir a noção de contador conhecendo os seus sinais típicos.</li><li>• Adquirir a noção de <i>Shift Register</i> conhecendo os seus sinais típicos.</li><li>• Conhecer a noção de registo e seus sinais típicos.</li></ul>